

INFORMATION CARD

Patent number: JP63009589
Publication date: 1988-01-16
Inventor: URATA HARUSHIGE
Applicant: OKI ELECTRIC IND CO LTD
Classification:
- **international:** B42D15/02; B42D15/10; G06K19/00; G06K19/07;
B42D15/02; B42D15/10; G06K19/00; G06K19/07;
(IPC1-7): B42D15/02; G06K19/00
- **European:**
Application number: JP19860154358 19860701
Priority number(s): JP19860154358 19860701

Report a data error here

Abstract not available for JP63009589

Data supplied from the **esp@cenet** database - Worldwide

(19) 日本国特許庁(JP)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開昭63-9589

(43) 公開日 昭和63年(1988)1月16日

(51) Int. C1. 5 識別記号 331 J F I 技術表示箇所
B 4 2 D 15/02
G 0 6 K 19/00 H B 4 2 D 15/02 331 J
G 0 6 K 19/00 H

審査請求 有

(全10頁)

(21) 出願番号 特願昭61-154358

(71) 出願人 000000029

沖電気工業株式会社

東京都港区虎ノ門1丁目7番12号

(22) 出願日 昭和61年(1986)7月1日

(72) 発明者 浦田 春茂

東京都港区虎ノ門1丁目7番12号 沖電気工業株式会社内

(74) 代理人 柿本 恭成

(54) 【発明の名称】情報カード

(57) 【要約】本公報は電子出願前の出願データであるため要約のデータは記録されません。

【特許請求の範囲】

1、入力される伝送信号を電気信号に変換する伝送信号／電気信号変換器と、
情報を記憶するメモリと、
前記伝送信号／電気信号変換器の電気信号に基づき前記メモリの動作を制御するメモリ制御回路と、
このメモリ制御回路から出力される電気信号を伝送信号に変換して出力する電気信号／伝送信号変換器と、
容量結合により電力供給を受ける極板と、この極板を通して入力される電力を前記伝送信号／電気信号変換器、
メモリ、メモリ制御回路、及び電気信号／伝送信号変換器に供給する電源回路とを、
カード本体内に収容したことを特徴とする情報カード。

2、前記伝送信号／電気信号変換器、メモリ、メモリ制御回路、電気信号／伝送信号変換器、及び電源回路を集積回路で構成した特許請求の範囲第1項記載の情報カード。

3、前記伝送信号／電気信号変換器を受光素子及び受光增幅回路で、前記電気信号／伝送信号変換器を発光素子駆動回路及び発光素子でそれぞれ構成すると共に、これらの各回路と前記メモリ、メモリ制御回路及び電源回路とを光電子集積回路で構成した特許請求の範囲第1項記載の情報カード。

4、前記伝送信号／電気信号変換器を磁気結合コイル及び復調回路で、前記電気信号／伝送信号変換器を変調回路、增幅回路及び磁気結合コイルでそれぞれ構成すると共に、前記復調回路、変調回路及び增幅回路と前記メモリ、メモリf f 11制御回路及び電源回路とを集積回路で構成した特許請求の範囲第1項記載の情報カード。

5、前記伝送信号／電気信号変換器を超音波受信素子及び復調回路で、前記電気信号／伝送信号変換器を変調回路、超音波発生素子駆動回路及び超音波発生素子でそれぞれ構成すると共に、これらの回路と前記メモリ、メモリ制御回路及び電源回路とを集積回路で構成した特許請求の範囲第1項記載の情報カード。

6、前記伝送信号／電気信号変換器を超音波受信素子及び復調回路で、前記電気信号／伝送信号変換器を発光素子駆動回路及び発光素子でそれぞれ構成すると共に、これらの回路と前記メモリ、メモリ制御回路及び電源回路とを光電子集積回路で構成した特許請求の範囲第1項記載の情報カード。

7、前記伝送信号／電気信号変換器を極板及び復調回路で、前記電気信号／伝送信号変換器を変調回路、增幅回路及び極板でそれぞれ構成すると共に、前記復調回路、変調回路、及び增幅回路と前記メモリ、メモリ制御回路及び電源回路とを集積回路で構成した特許請求の範囲第1項記載の情報カード。

【発明の詳細な説明】

(産業上の利用分野)

本発明は、オフィス・オートメーション(Office 50

Automation、OA)、ファクトリー・オートメーション(Factory Automation、FA)等の分野で使用されるICカード等の情報カード、特に電源および信号の入出力用の接触形端子を持たない無電源(電池を内蔵しない)・非接触形の容最結合給電非接触送受信方式の情報カードに関するものである。

(従来の技術)

一般的な情報カードは、プラスチック等のカード本体に10半導体メモリ等の集積回路が内蔵され、カード表面に外部装置との接触端子が設けられている。

従来、このような分野の技術としては、■日経メカニカル、(1985-10-21)日経マグロウヒル社「ICカードJP、167-170」、■日経エレクトロニクス、(1985-12-2)日経マグロウ上11社「ICカード市場へながれ込むエレクトロニクス・メーカー(上)JP、275-292」、■日経エレクトロニクス、(1985-12-6)日経マグロウヒル社「ICカード市場へなだれ込むエレクトロニクス・メーカー(下)JP、249-262」、に記載されるのがめった。以下、その構成を図を用いて説明する。

第2図は従来の情報カードの一構成例を示すブロック図、第3図はその実装例を示す斜視図である。

第2図において、1は情報の統出し、書き込みを行うための外部装置、2は情報カードであり、外部装置1から情報カード2へ直流電源VC、Eが供給されると共に、その外部装置1と情報カード2の間で入、出力信号I101~I10nが授受される。

第2図および第3図に示すように、情報カード2はプラスチック等で作られた矩形状のカード本体3を有し、そのカード本体3にはその表面に露出する電aおよび信号用の複数個の接触形端子4が設けられると共に、内部に電子集積回路(以下、ICという)5が設けられている。IC5は、半導体メモリ6と、そのメモリ6に対する情報の書き込みや読み出しを制御するマイクロプロセッサ7とを有している。

この種の情報カード2では、それを外部装置1に差し込むと、カード2側の端子4が外部装置1側の端子と接触し、これらの端子4等を通してメモリ6に格納された情報

40を外部装置1で読み出したり、あるいは外部装置1側の情報をメモリ6内に書き込んだりする。

(発明が解決しようとする問題点)

しかしながら、上記構成の情報カードでは、端子4が外部に露出しているため、その端子接触部のよごれ、酸化、腐食、摩耗等による接触不良や、リーク電流による誤動作、さらには静電気や外部電圧によるIC5の破壊がおこり、信頼性に問題がめった。

本発明は前記従来技術が持っていた問題点として、信頼性が低い点について解決した情報カードを提供するものである。

(問題点を解決するための手段)

本発明は前記問題点を解決するために、情報の読出し、あるいは読出しおよび書込みを行なう情報カードにおいて、入力される伝送信号を電気信号に変換する伝送信号／電気信号変換器と、情報を記憶するメモリと、前記伝送信号／電気信号変換器の電気信号に基づき前記メモリの動作を制御するメモリ制御回路と、このメモリ制御回路から出力される電気信号を伝送信号に変換して出力する電気信号／伝送信号変換器と、容量結合により電力供給を受ける極板と、この極板を通して入力される電力を前記伝送信号／電気信号変換器、メモリ、メモリ制御回路、及び電気信号／伝送信号変換器に供給する電源回路とを、カード本体内に収容したものである。

(作用)

本発明によれば、以上のように情報カードを構成したので、極板は外部装置から容量結合の形で電力の供給を受け、同じく伝送信@／電気信号変換器及び電気信号／伝送信号変換器は光信号等の形で入、出力信号の授受を行なう働きをする。また、電源回路は極板を通して与えられる電力を内部の回路に供給するように動く。これにより、無電源かつ非接触で信号の授受が行える。従って前記問題点を除去できるのである。

(実施例)

第1図は本発明の実施例を示す情報カードの概略構成図である。

第1図において、10は外部装置であり、この外部装置10には情報カード20が挿入される。

外部装@10は、電源用電力を発生する発全回路11を有し、その発振回路11には増幅回路12を介して容量結合用極板13が接続されている。また、外部装置10には、帰線用の極板14、入力信号S_iを光信号等の伝送信号S_{x1}に変換する電気信号／伝送信号変換器(E/Xt)15、及び光信号等の伝送信号S_{x2}を電気信号に変換して出力信号S_oを送出する伝送信号／電気信号変換器(X/Et)16が設けられている。

一方、情報カード20は、プラスチック等で作られたほぼ矩形状のカード本体21を有し、そのカード本体21内には、極板22、23、電源回路24、伝送信号／電気信号変換器(X/Eo)25、メモリ制御回路26、メモリ27、及び電気信号／伝送信号変換器(E/Xo)28が設けられている。

ここで、極板22、23は外部装置10側の極板13、14とそれぞれ容量結合して電力伝送系を構成するもので、外部装置10側から電力供給を受け、その受電した電力が電源回路24により安定化した直流電圧Vdcに変換され、カード本体21内の各回路に電源電圧として供給される。伝送信号／電気信号変換器25は、外部装置10側の電気信号／伝送信号変換器15から出力される光信号等の伝送信号S_{x1}を電気信号に変換してメモリ制御回路26に与える回路である。メモリ制御回路2

6は、例えば中央処理装置(CPU)及び入出力装置等の機能を有するマイクロプロセッサで構成され、伝送信号／電気信号変換器25の出力信号を入力してメモリ27の読出しや書込み制御を行なう回路である。メモリ27は各種の情報を記憶する回路であり、読出し専用メモリ(ROM)、書込み可能なRot((PROM)、電気的消去書込み可能なRO)I(EEPROM)、紫外線消去および書込み可能なROM(EPROH)等で構成されている。

10 また、電気信号／伝送信号変換器28は、メモリ制御回路26の出力信号を光信号等の伝送信号S_{x2}に変換し、それを外部装置10側の伝送信@／電気信号変換器16へ送出する回路である。これらカード本体21内の各回路は、IC1光IC1光電子集積回路(以下、OEICという)等で構成されている。

次に動作を説明する。

外部装置10における入力信号S_jは、情報カード20側におけるメモリ制御回路26のイニシャルセット(初期設定)、情報の読出しや書込み等の制御信号、さらにはメモリ27に書込むべき信号等をシリアル(直列)化したものである。

このような外部装置10に情報カード20を挿入する。すると、外部装置10側における発振回路11から出力された電力が極板13、14を通して情報カード20側に供給される。その電力は電源回路24により安定化した直流電圧Vdcに変換された後、カード本体21内の各回路に電源として供給される。さらに、外部装置10の入力信号S_iが電気信号／伝送信号変換器15で所定の伝送信号S_{x1}に変換された後、情報カード20側の伝送信号／電気信号変換器25に供給される。

情報カード20に入力された伝送信号S_{ts}は、伝送信号／電気信号変換器25で電気信号に変換された後、メモリ制御回路26に与えられる。メモリ制御回路26では、入力された電気信号に基づき、その信号に例えば読出し情報が含まれている場合にはアドレスを指定してメモリ27から記憶情報を読出す。この記憶情報は電気信号／伝送信号変換器28により所定の伝送信号S_{x2}に変換され、外部装置10側の伝送信号／電気信号変換器16に送出される。

40 伝送信号／電気信号変換器16は入力された伝送信号S_{x2}を電気信号に変換し、メモリ27の読出し情報や、情報カード内部の動作確認信号等をシリアル化した出力信号S_oを送出する。

第4図～第18図は第1図の情報カードの具体的な構成例を示すもので、そのうち、(i)第4図～第6図は容量結合給電・光送受信方式の情報カード、(ii)第7図～第9図は容量結合給電・磁気結合送受信方式の情報カード、(iii)第10図～第12図は容量結合給電・超音波送受信方式の情報カード、(iv)第13図～第15図は容量結合給電・光送信・超音波受信方式の情

報カード、第16図～第18図は容量結合給電・容積結合送受信方式の情報カードあり、以下それらの構成を説明する。

(i) 第4図～第6図の容量結合給電・光送受信方式の情報カード

第4図は回路構成ブロック図である。外部装置10において、電気信号／伝送信号変換器15は、発光素子駆動回路15-1、光信号OPT-1を出力する発光ダイオード等の発光素子15-2、及び送光用のレンズ15-3で構成され、また伝送信号／電気信号変換器16は受光用のレンズ16-1、光信号OPT-2を受光するホトダイオード等の受光素子16-2、及び受光増幅回路16-3で構成されている。

外部装置10に対応して情報カード20側における伝送信号／電気信号変換器25は外部装置10側と同様に光信号OPT-1を受光する受光素子25-1及び受光増幅回路25-2で構成され、また電気信号／伝送信号変換器28も発光素子駆動回路28-1及び光信号OPT-2を出力する発光素子28-2で構成されている。

これらの各回路25.28を含む電源回路24、メモリ制御回路26及びメモリ27は、例えば0EIC30-1で構成されている。

第5図は第4図における情報カード20の実装例を示す斜視図、第6図は第5図における0EIC30-1及び↑へ板22.23の構成例を示す斜視図である。

0FIC30-1を収納するプラスチック等のカード本体21において、光信号OPT-1、OPP20通路には孔をあけたり、透明膜を設けたりして光線が透過可能な構造になっている。

以上の構成において、外部装置10側の電力は極板13.22を通して情報カード20側の電源回路24に与えられ、その電源回路24により電源電圧VdCに変換されてカード本体21内の各回路に印加される。

一方、外部装置10側の駆動回路15-1は、入力信号Siに基づき発光素子15-2を発光させ、該入力信号Siを光信@OPT-1に変換した後、レンズ15-3を通して情報カード20側の受光素子15-1に与える。

すると、受光素子25-1は光信@OPT-1を受光してそれを電気信号に変換するので、その電気信号が受光増幅回路25-2で増幅された後、メモリ制御回路26に与えられる。メモリ制御回路26は、例えばメモリ27に情報を書き込み、その書き込み確認信号を発生素子駆動回路28-1に与える。駆動回路28-1は発光素子28-2を発光させて書き込み確認信号を光信号OPT-2に変換させ、外部装置10側のレンズ16-1へ送る。レンズ16-1を通った光信号OPT-2は、受光素子16-2で電気信号に変換され、受光増幅回路16-3で増幅されて出力信号S。とじて出力される。

(ii) 第7図～第9図の容量結合給電・磁気結合送受信方式の情報カード

第7図は回路構成ブロック図、第8図は第7図の情報カード20の実装例を示す斜視図、及び第9図は第8図の要部構成例を示す斜視図である。

この回路における各電気信号／伝送信号変換器15.28はそれぞれ変調回路15-11、28-11、増幅回路15-12、28-12、及び磁気結合コイル15-13。

28-13で構成され、また各伝送信号／電気信号変換器16.25はそれぞれ磁気結合コイル16-11。

10 25-11及び復調回路16-12、25-12で構成されている。これらの回路25-12、28-11、28-12を含む電源回路24、メモリ制御回路26、及びメモリ27はIC30-2で構成されている。以上の構成において、外部装置10では変調回路15-11が入力信号Siを伝送用信号に変調し、その信号を増幅回路15-12で増幅しコイル15-13。

25-11を通して情報カード20側に与える。すると、情報カード20側の復調回路25-12はコイル25-11の出力を復調してメモリ制御回路26に与える。

20 同様に、メモリ制御回路26の出力信号は、変調回路2B-11で変調され、増幅回路28-12で増幅された後、コイル28-13、16-11を通して外部装置10側の復調回路1B-12に与えられる。復調回路16-12はコイル16-11の出力を復調して出力信号S。を送出する。

(iii) 第10図～第12図の容量結合給電・超音波送受信方式の情報カード

第10図は回路構成ブロック図、第11図は第10図における情報カード20の実装例を示す斜視図、第12図は第11図の要部構成例を示す斜視図である。

30 第10図に示すように、この回路の各電気信号／伝送信号変換器15.28はそれぞれ変調回路15-21、12-21、超音波発生素子駆動回路15-22、28-22、及び超音波信号31.82を出力する電歪振動子等からなる超音波発生素子15-23、28-23で構成され、また各伝送信号／電気信号変換器16.25はそれぞれ電歪振動子等の超音波受信素子16-21、25-21及び復調回路16-22、25-22で構成されている。

40 これらの回路25.28を含むカード本体21内の電源回路24、メモリ制御回路26、及びメモリ27はIC30-3で構成されている。

また、第11図及び第12図に示すように、IC30-3を収納するカード本体21は、超音波信号31.S2の通路用孔を有し、あるいは超音波信号の通過可能な材料で形成されている。

以上の構成において、外部装置10では変調回路15-21が入力信号Siを伝送用信号に変換し、その信号に基づき駆動回路15-22が超音波発生素子15-23から超音波信号S1を出力させる。すると、情報カード

20側の超音波受信素子25-21は超音波信号S1を電気信号に変換し、その電気信号が復調回路25-22で復調されてメモリ制御回路26に与えられる。同様に、メモリ制御回路26に与えられる。

同様に、メモリ制御回路26の出力信号は、変調回路28-21で変調され、駆動回路28-22及び超音波發生素子28-23により超音波信号@S2として送出される。この信号S2は超音波受信素子16-21で電気信号に変換された後、復調回路16-22で復調され、出力信号S。の形で送出される。

(iv) 第13図～第15図の容量結合給電・光送信・超音波受信方式の情報カード

第13図は回路構成ブロック図、第14図は第13図における情報カード20の実装例を示す斜視図、第15図は第14図の要部構成例を示す斜視図である。

この回路では、入力信号Siの伝送系である電気像@/伝送信号変換器15、及び伝送信号/電気変換器25が、第10図の超音波伝送方式で、出力信号S。の伝送系である電気信号/伝送信号変換器28、及び伝送信号/電気信号変換器16が、第4図の光信号伝送方式でそれぞれ構成されている。情報カード20側の全回路は極板22.23を除いて0E1C30-4で構成され、それを収納するカード本体21は超音波信号S1及び光信号@OPT2の通路用孔を有し、あるいはそれらの信号S1. OPT2の通過可能な材料で形成されている。

(v) 第16図～第18図の容量結合給電・容量結合送受信方式の情報カード

第16図は回路構成ブロック図、第17図は第16図における情報カード20の実装例を示す斜視図、第18図は第17図の要部構成例を示す斜視図である。

この回路では、各電気信号/伝送信号変換器15.28がそれぞれ変調回路15-31、28-31、増幅回路15-32、28-32、及び極板15-33、28-33で構成されると共に、各伝送信号/電気信号変換器16.25がそれぞれ極板16-31、25-31及び復調回路16-32、25-32で構成されている。また、外部装置10側及び情報カード20側に設けられた容量結合の極板111.23は、電力及び人、出力信号S。。

Soにおける伝送系の帰線を形成している。そしてカード本体21内の回路は、極板22.23.25-31

。28-33を除いて総て1C30-5で構成されている

。以上の構成において、外部装置10側の入力信号Siは変調回路15-31で変調され、増幅回路15-32で増幅された後、容量結合の極板15-33。

25-31を通して情報カード20側に与えられる。情報カード20側の復調回路25-32では極板25-31の出力を復調してメモリ制御回路26に与える。同様

に、メモリ制御回路26の出力は変調回路28-31で伝送信号に変調され、増幅回路28-32で増幅された後、容量結合の極板28-33、16-31を通して外部装置10側に与えられる。すると、外部装置10側の復調回路16-32は極板16-31の出力を復調して出力信号S0を送出する。

上記各実施例は、次のような利点を有している。

■ 従来のように内部回路の端子を外部に露出させず、非接触で電源供給と信号の人、出力を行なうことができるため、従来のように端子接触部のよごれ、酸化、腐食、摩耗等による接触不良の影響が無い。さらに、リーク電流による故障や誤動作が無いばかりか、外部装置や静電気による内部回路に対する保護の必要が無い。従って高い信頼性が得られる。

■ 完全密封構造にできるため、防爆性や防水性が向上する。そのため、通常のOA機器やFA機器等の他に、悪環境下や防爆対策を必要とする場所における装置にも適用可能である。

■ 電池交換の必要が無いため、使い勝手が向上する。

20 なお、本発明は図示の実施例に限定されず、種々の変形が可能である。例えば、信号伝送を電波伝送等の他の伝送方式で構成したり、さらにカード本体21内の各回路を他の回路で構成することも可能である。

(発明の効果)

以上詳細に説明したように、本発明によれば、外部に露出しない容量結合の極板、伝送信号/電気信号変換器、及び電気信号/伝送信号変換器を通して電力の入力と信号の人、出力を行なうようにしたので、外部装置との接触不良、リーク電流による誤動作、静電気や外部電圧による内部回路の破壊等を防止でき、信頼性が向上する。

さらに、完全密封構造にできるために防爆性および防水性があり、また電池交換の必要もないという効果が期待できる。

【図面の簡単な説明】

第1図は本発明の実施例を示す情報カードの概略構成図、第2図は従来の情報カードの構成ブロック図、第3図は第2図の実装例を示す斜視図、第4図は第1図を具体化した容量結合給電・光送受信方式の情報カードにおける構成ブロック図、第5図は第4図の情報カードの実装

40 例を示す斜視図、第6図は第5図の要部構成例を示す斜視図、第7図は第1図を具体化した容量結合給電・磁気結合送受信方式の情報カードにおける構成ブロック図、第8図は第7図の情報カードの実装例を示す斜視図、第9図は第8図の要部構成例を示す斜視図、第10図は第1図を具体化した容量結合給電・超音波送受信方式の情報カードにおける構成ブロック図、第11図は第10図の情報カードの実装例を示す斜視図、第12図は第11図の要部構成例を示す斜視図、第13図は第1図を具体化した容量結合給電・光送信・超音波受信方式の情報カ

50 ードにおける構成ブロック図、第14図は第13図の情

報カードの実装例を示す斜視図、第15図は第14図の要部構成例を示す斜視図、第16図は第1図を具体化した容量結合給電・容量結合送受信方式の油化カードにおける構成ブロック図、第17図は第16図の情報カードの実装例を示す斜視図、第18図は第17図の要部構成例を示す斜視図である。

10 外部装置、11 発(膜回路、12 増幅回路、13, 14, 22, 23 極板、15, 28 電気信号／伝送信号変換器、16, 25 伝送信号／電気信号変換器、20 情報カード、21 カード本体、24 電源回路、26 メモリ制御回路、27 メモリ、30-1, 30-4 0EIC, 30-2, 30-3, 30-5 1C。

出願人代理人 柿 本 恭 成 10 外部装置

本静片のI清報カードの権略構成図

第1図

従来の7胃車qカード0膚幻茂プロツク図第2図 20
す

第2図の実α灸イ列衆材見図

第3図

第1図の容量結合給電光送受イ言方式の・清報カード第4図

第4図の情報カードの大X例

第5図

2お

第5図のV部構成例

晒) 図の容量結合給電磁気結合医受信方式の情報カード 30

第7図

6

第8図の萼診構7悦金11

第9図

第) 図の容量結合給電涯音波送受他方式の情報カード第10図

第0図の情報カードの業荘例

第11図

第1図の容量結合給電・先送イ2超盲波受信方式のI清報カード第15図 40

第1図の容量庫吉自礫釧辻・容量結合送受信方式のノ晴報カード第16図

第16図のノド青報カードf片kX例

第17図

* NOTICES *

JPO and NCIP are not responsible for any
damages caused by the use of this translation.

FILED

1. This document has been translated by computer. So the translation may not reflect the original precisely.
2. **** shows the word which can not be translated.
3. In the drawings, any words are not translated.

CLAIMS

[Claim(s)]

[Claim 1] The transmission signal / electrical signal converter which changes the transmission signal inputted into an electrical signal, The memory which memorizes information, and the memory control circuit which controls actuation of said memory based on the electrical signal changed by said transmission signal / electrical signal converter, The electrical signal / transmission signal converter which changes and outputs the electrical signal outputted to a transmission signal from said memory control circuit, In the information card equipped with the power circuit which changes into direct current power the alternating current power supplied by capacity coupling through the 1st plate and the 2nd plate which receive supply of alternating current power, and said the 1st plate and said 2nd plate The information card characterized by having estranged and arranged said the 1st plate and said 2nd plate on the same flat surface mostly, and having arranged said memory, said memory control circuit, and said power circuit on this same flat surface between these 1st plate and 2nd plate that have been estranged and arranged.

[Claim 2] The information card given in the 1st term of a patent claim which constituted said transmission signal / electrical signal converter from a photo detector and a light-receiving amplifying circuit, and constituted said electrical signal / transmission signal converter from a light emitting device drive circuit and a light emitting device, respectively.

[Claim 3] The information card given in the 1st term of a patent claim which constituted said transmission signal / electrical signal converter from a magnetic coupling coil and a demodulator circuit, and constituted said electrical signal / transmission signal converter from a modulation circuit, an amplifying circuit, and a magnetic coupling coil, respectively.

[Claim 4] The information card given in the 1st term of a patent claim which constituted said transmission signal / electrical signal converter from an ultrasonic receiver and a demodulator circuit, and constituted said electrical signal / transmission signal converter from an ultrasonic generating component, respectively.

[Claim 5] The information card given in the 1st term of a patent claim which constituted said transmission signal / electrical signal converter from an ultrasonic receiver and a demodulator circuit, and constituted said electrical signal / transmission signal converter from a light emitting device drive circuit and a light emitting device, respectively.

[Claim 6] The information card given in the 1st term of a patent claim which constituted said transmission signal / electrical signal converter from a plate and a demodulator circuit, and constituted said electrical signal / transmission signal converter from a modulation circuit, an amplifying circuit, and a plate, respectively.

[Translation done.]

[JAPANESE] [JP,08-022634,B]

CLAIMS DETAILED DESCRIPTION TECHNICAL FIELD PRIOR ART EFFECT OF THE
INVENTION TECHNICAL PROBLEM MEANS EXAMPLE DESCRIPTION OF DRAWINGS
DRAWINGS

[Translation done.]